

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété
Intellectuelle
Bureau international



(43) Date de la publication internationale
3 février 2005 (03.02.2005)

PCT

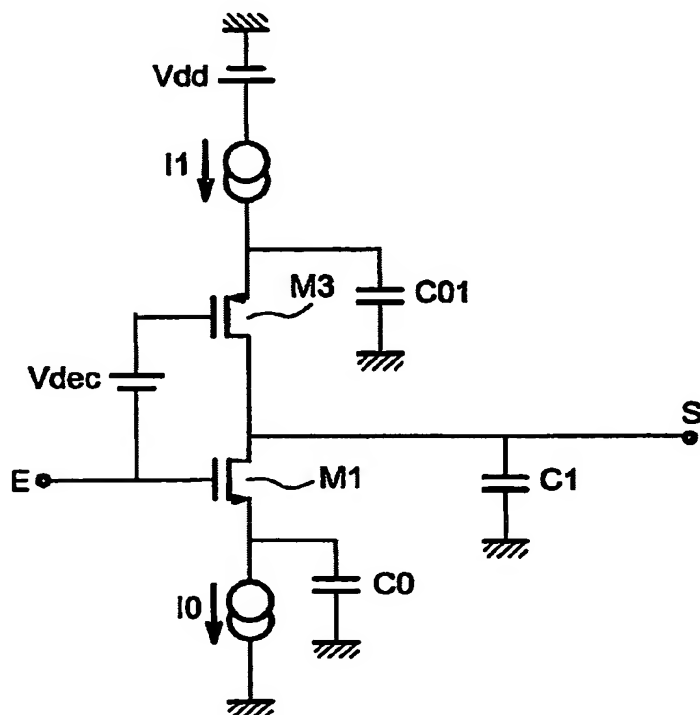
(10) Numéro de publication internationale
WO 2005/011104 A2

- (51) Classification internationale des brevets : H03F (72) Inventeur; et
(21) Numéro de la demande internationale : PCT/FR2004/050330 (75) Inventeur/Déposant (pour US seulement) : ARQUES,
Marc [FR/FR]; 48, rue Maurice Barrès, F-38100 Grenoble (FR).
(22) Date de dépôt international : 13 juillet 2004 (13.07.2004) (74) Mandataire : LEHU, Jean; Brevatome, 3, rue du Docteur
Lancereaux, F-75008 Paris (FR).
(25) Langue de dépôt : français (81) États désignés (sauf indication contraire, pour tout titre de
protection nationale disponible) : AE, AG, AL, AM, AT,
AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO,
CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB,
GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG,
KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG,
MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH,
(26) Langue de publication : français
(30) Données relatives à la priorité : 03/50344 17 juillet 2003 (17.07.2003) FR
(71) Déposant (pour tous les États désignés sauf US) : COM-
MISSARIAT A L'ÉNERGIE ATOMIQUE [FR/FR];
31-33, rue de la Fédération, F-75752 Paris 15ème (FR).

[Suite sur la page suivante]

(54) Title: LOW-CONSUMPTION VOLTAGE AMPLIFIER

(54) Titre : AMPLIFICATEUR DE TENSION A FAIBLE CONSOMMATION



(57) Abstract: The invention relates to a low-consumption voltage amplifier. Said amplifier comprises a transistor (M1), a first current generator (I1), supplying the transistor's (M1) drain, a second current generator (I0), charging the transistor's (M1) source, the current provided by the second current generator (I1) being substantially equal to the current provided by the first current generator (I0), a first capacitor (C1), connected to the transistor's (M1) drain and a second capacitor (C0), connected to the transistor's (M1) source. An additional field effect transistor (M3), of a type opposite to that of the first field effect transistor, is arranged between the current generator (I1) and the first field effect transistor (M1). Said invention applies more particularly to the voltage amplification of a X-ray or gamma-ray detector.

(57) Abrégé : L'invention concerne un amplificateur de tension à faible consommation. L'amplificateur comprend un transistor (M1), un premier générateur de courant (I1) qui alimente le drain du transistor (M1), un deuxième générateur de courant (I0) qui charge la source du transistor (M1), le courant délivré par le deuxième générateur de courant (I1) étant sensiblement égal au courant délivré par le premier générateur de courant (I0), un

premier condensateur (C1) relié au drain du transistor (M1) et un deuxième condensateur (C0) relié à la source transistor (M1).
Un transistor à effet

[Suite sur la page suivante]

WO 2005/011104 A2